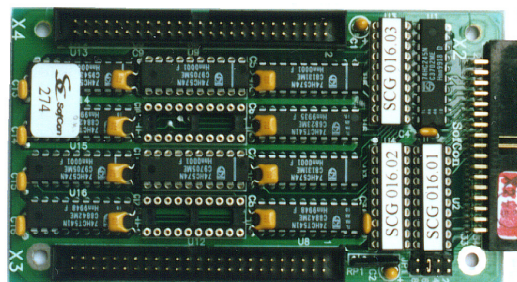


- dvě rozhraní PBUS na úrovni TTL
- ovládání a napájení desky přes IOBUS



Základní charakteristika

Deska IOP obsahuje dvě rozhraní PBUS na úrovni TTL. K řídicí jednotce se připojuje přes IOBUS. Data jsou oddělena obousměrným budičem typu 74HC245. Základní adresové a řídicí signály jsou generovány z obvodu GAL. Pomocí propojek JP1 je možno navolit jeden ze sedmi adresových prostorů desky.

Každé rozhraní PBUS je ovládáno jedním obvodem GAL typu 16V8. PBUS tvoří tři osmibitové porty, které mohou být vstupní nebo výstupní. Směr toku dat se u portů A a B volí programově, u portu C je dán typem zasunutého obvodu do příslušné patice. Pro vstup se užívá obvod typu 74HCT541 a pro výstup obvod 74HC574. Všechny výstupy mají definovaný stav při signálu RESET. Každý PBUS je vyveden na jeden samostatný 50 pinový konektor.

Technické údaje

Sběrnice PBUS

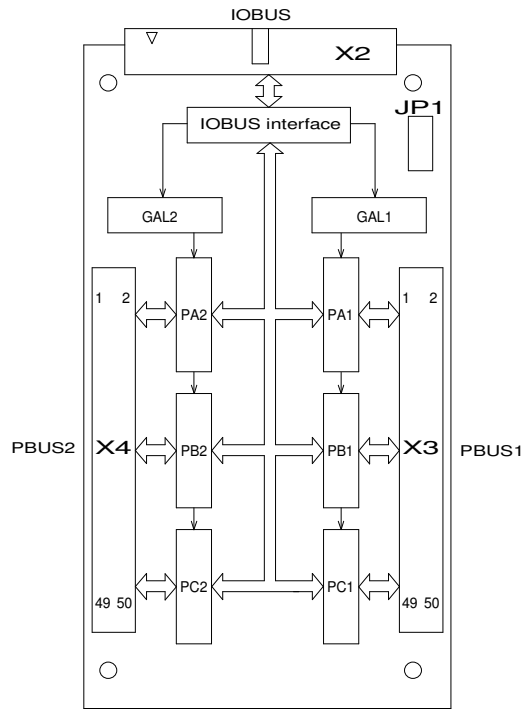
Počet	2
Port A	IN/OUT (SW)
Port B	IN/OUT (SW)
Port C	IN nebo OUT (HW)
Vstup	74HCT541
U _h	2 V
U _l	0,8 V
Výstup	74HC574
I _h	-8 mA
I _l	8 mA
Konektor	2 x 50 pin
Napájení	přes IOBUS
Připojení k procesorové desce	přes IOBUS
Umístění	sestava KITV40

Bázová adresa	300,320 až 3C0 pro PBUS1 310,330 až 3D0 pro PBUS2
Port A, R/W	báze + 0
Port B, R/W	báze + 1
Port C, R/W	báze + 2
Port A výstup, W	báze + 3
Port A vstup, W	báze + 4
Port B výstup, W	báze + 5
Port B vstup, W	báze + 6
Port C výstup, W	báze + 7
Port C vstup, W	báze + 8
Pracovní teplota	0 až +70 °C
Skladovací teplota	-10 až +80 °C
Rozměry desky	122 x 68 x 10 mm

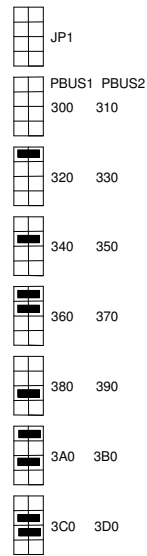
Údaje pro objednávku

V objednávce je nutno uvést, zda porty C budou užity jako vstupní nebo výstupní. Z výroby jsou osazeny jako výstupy. Na zvláštní objednávku je možno dodat řezný konektor typu PFL34 a kabel typu AWG2830 pro IOBUS a konektory PFL50 a kabel AWG2850 pro PBUS.

Rozmístění svorek a zapojení



Adresace propojkou JP1



Signály na konektorech X3 a X4

